

AD-Lab 대학원생 모집

아날로그집적회로설계연구실 (AD-Lab)에서 열정적으로
함께 연구할 대학원생을 모집합니다.

※ 연구분야

AMS-집적회로 설계 (Analog-assisted SoC systems)

웹페이지: <https://ad-lab.seoultech.ac.kr>

※ 응용분야

- 센서인터페이스 (온도/광/오디오/디스플레이)
- 유/무선 통신시스템 (RF/AMS 회로설계 + 통신 알고리즘 HW 구현포함)
- 보안시스템 (물리적 복제불가능 하드웨어 시스템)
- 극저온 동작 회로 및 시스템 (양자컴퓨팅 구현을 위한 인터페이스)
- 머신러닝 응용 회로설계 자동화 (CAD-Engineering)

※ 현재 진행중인 연구과제

- ADC 기반 유선수신기 회로설계 (한국연구재단 생애첫연구)
- 확장성, 신뢰성을 갖춘 양자컴퓨터 실현을 위한 극저온 CMOS Interconnect Electronics 연구
(한밭대학교, 경북대학교, 충남대학교, 서울과기대 공동연구 - 한국연구재단 기초연구실지원사업)
- 반도체 물리적 복제 불가능 회로를 이용한 하드웨어 기반 경량 인증 정보보안 SoC 개발
(충북대학교 홍종필 교수님 연구실 주관 / 공동연구)
- 기타 정부지원 인력양성사업 (ITRC 2022~)

※ 지원 및 혜택

- 연구결과물에 따른 인센티브 / 학비지원 (대학원생: 학비 전액지원 + 인건비 지급)
- 논문출판 및 국내외 학회 참가 지원, 수당 지급 (ISSCC/VLSI/CICC/ASSCC/RFIC/ESSCIRC etc.)
- 연구책임자의 한국전자통신연구원(ETRI) / Intel 재직 경험을 통한 전략적 진로탐색 지원
- 적극적 연구활동 보장 / 연구관련 워크샵 및 교육프로그램 지원
- 다양한 측정 장비를 이용한 전문적인 교육
- 국내외 전문가들과 활발한 협업 연구 가능

※ 연구실 지원방법 **서울과학기술대학교 후기 대학원 추가모집 요강 확인**

- 이력서 / 성적표 / 자기소개서(자유형식) 제출 (jaewon.nam@seoultech.ac.kr) 후 협의

모집대상

- 학석사 연계과정 지원자 (우대)
- 학사 또는 석사 졸업자 (#1)
- 박사후 연수과정 지원자 (#1)

Urgent 모집분야

- Noise shaping DAC 설계
- 초고속 ADC 설계
- 설계자동화 (Python 개발자)
- FPGA 기반 BIST 시스템 개발
- 기타 집적회로 전분야

